

330215 - ISD - Introducció als Sistemes Digitals

Unitat responsable: 330 - EPSEM - Escola Politècnica Superior d'Enginyeria de Manresa
Unitat que imparteix: 750 - EMIT - Departament d'Enginyeria Minera, Industrial i TIC
Curs: 2019
Titulació: GRAU EN ENGINYERIA DE SISTEMES TIC (Pla 2010). (Unitat docent Obligatòria)
Crèdits ECTS: 6 Idiomes docència: Català

Professorat

Responsable: JORDI BONET DALMAU
Altres: Martínez Domene, Juan

Competències de la titulació a les quals contribueix l'assignatura

Específiques:

1. La capacitat d'especificar, analitzar, dissenyar, avaluar i documentar circuits digitals, tant seqüencials com combinacionals, així com les seves alternatives d'implementació, incloent dispositius CPLD i FPGA.
2. La capacitat d'emprar les eines i els llenguatges d'especificació, síntesi i verificació de circuits electrònics.
3. El coneixement i la capacitat d'emprar les eines i la instrumentació existents per a l'anàlisi, el disseny, el desenvolupament i la verificació de sistemes electrònics, informàtics i de comunicacions.

Transversals:

4. TERCERA LENGUA: Conèixer una tercera llengua, que serà preferentment l'anglès, amb un nivell adequat de forma oral i per escrit i amb consonància amb les necessitats que tindran les titulades i els titulats en cada ensenyament.
5. COMUNICACIÓ EFICAÇ ORAL I ESCRITA - Nivell 1: Planificar la comunicació oral, respondre de manera adequada les qüestions formulades i redactar textos de nivell bàsic amb correcció ortogràfica i gramatical.
6. APRENTATGE AUTÒNOM - Nivell 1: Dur a terme les tasques encomanades en el temps previst, tot treballant amb les fonts d'informació indicades, d'acord amb les pautes marcades pel professorat.

Metodologies docents

L'assignatura consta d'activitats presencials consistents en 3 hores setmanals de classe i 2 hores quinzenals de pràctiques de laboratori.

L'estudiant realitza l'aprenentatge mitjançant diversos mecanismes. A les classes magistrals i participatives es presenten els continguts de l'assignatura i es facilita la interacció entre estudiants i professor. També es proposen activitats de treball personal individual / en grup que han de contribuir a la comprensió de la matèria.

A les classes de laboratori els estudiants realitzen un treball previ que ajuda a posar en context el treball que es pretén desenvolupar al laboratori. L'activitat de laboratori pròpiament dita es desenvolupa en grups de dos estudiants i permet experimentar amb certs aspectes desenvolupats a l'assignatura. La redacció de la memòria i la interacció amb el professor al laboratori permet treballar la capacitat de comunicació oral i escrita.

De forma puntual s'introdueix nomenclatura en anglès per iniciar progressivament l'estudiant en l'aprenentatge d'aquesta llengua.

Objectius d'aprenentatge de l'assignatura

En acabar l'assignatura d'Introducció als Sistemes Digitals l'estudiant / estudianta:

- Coneixerà els fonaments de la lògica combinacional i seqüencial i podrà analitzar i dissenyar circuits combinacionals i seqüencials senzills.

330215 - ISD - Introducció als Sistemes Digitals

- Podrà redactar memòries tècniques senzilles i presentar-les oralment.

Hores totals de dedicació de l'estudiantat

Dedicació total: 150h	Hores grup gran:	45h	30.00%
	Hores grup mitjà:	0h	0.00%
	Hores grup petit:	15h	10.00%
	Hores activitats dirigides:	0h	0.00%
	Hores aprenentatge autònom:	90h	60.00%

330215 - ISD - Introducció als Sistemes Digitals

Continguts

<p>1. INTRODUCCIÓ</p>	<p>Dedicació: 20h</p> <p>Grup gran/Teoria: 6h Grup petit/Laboratori: 2h Aprentatge autònom: 12h</p>
<p>Descripció: En aquest tema es presenten els principis del disseny digital així com una visió general de la història i aplicacions d'aquesta matèria.</p> <p>Activitats vinculades: Totes.</p>	
<p>2. LÒGICA COMBINACIONAL</p>	<p>Dedicació: 60h</p> <p>Grup gran/Teoria: 18h Grup petit/Laboratori: 6h Aprentatge autònom: 36h</p>
<p>Descripció: En aquest tema es pretén que l'estudiant pugui:</p> <ul style="list-style-type: none"> - Conèixer i recordar els principals elements combinacionals i conèixer les funcions lògiques que realitzen. - Combinar elements combinacionals per aconseguir funcions de complexitat més elevada. - Reconèixer equivalències entre circuits combinacionals i conèixer els principis per al disseny de circuits combinacionals amb mínima complexitat. - Conèixer els fonaments de la descripció de circuits combinacionals mitjançant un llenguatge de descripció de hardware. <p>Activitats vinculades: Totes.</p>	

330215 - ISD - Introducció als Sistemes Digitals

<h3>3. Lògica Seqüencial</h3>	Dedicació: 70h Grup gran/Teoria: 21h Grup petit/Laboratori: 7h Aprentatge autònom: 42h
<p>Descripció:</p> <p>En aquest tema es pretén que l'estudiant pugui:</p> <ul style="list-style-type: none">- Conèixer i recordar els principals elements de memòria i les funcions que realitzen.- Conèixer i saber emprar blocs seqüencials estàndard, com comptadors, registres de desplaçament.- Conèixer els fonaments de la descripció de circuits seqüencials mitjançant un llenguatge de descripció de hardware.- Conèixer i utilitzar un dispositiu lògic programable per realitzar sistemes digitals de complexitat moderada. <p>Activitats vinculades:</p> <p>Totes.</p>	

330215 - ISD - Introducció als Sistemes Digitals

Planificació d'activitats

1. CLASSE EXPOSITIVA I DE PROBLEMES	Dedicació: 40h Grup gran/Teoria: 40h
<p>Descripció: A les classes es desenvoluparan els aspectes teòrics de l'assignatura. Aquestes permetran la interacció entre l'estudiantat i el professor.</p> <p>Material de suport: Material docent publicat. Bibliografia recomanada.</p> <p>Descripció del lliurament esperat i vincles amb l'avaluació: Ocasionalment es realitzarà alguna activitat avaluable, que contribuirà en una part proporcional a la variable EXE.</p> <p>Objectius específics:</p> <ul style="list-style-type: none"> - Conèixer i recordar els principals elements combinacionals i conèixer les funcions lògiques que realitzen. - Combinar elements combinacionals per aconseguir funcions de complexitat més elevada. - Reconèixer equivalències entre circuits combinacionals i conèixer els principis per al disseny de circuits combinacionals amb mínima complexitat. - Conèixer i recordar els principals elements de memòria i les funcions que realitzen. - Conèixer i saber emprar blocs seqüencials estàndard, com comptadors, registres de desplaçament. - Conèixer els fonaments de la descripció de circuits combinacionals i seqüencials mitjançant un llenguatge de descripció de hardware. - Conèixer i utilitzar un dispositiu lògic programable per realitzar sistemes digitals de complexitat moderada. 	
2. CLASSE DE LABORATORI	Dedicació: 25h Grup petit/Laboratori: 15h Aparentatge autònom: 10h
<p>Descripció: Les pràctiques que es realitzaran al laboratori seran de dues hores quinzenals, en grups de dues persones. L'alumne disposarà de l'enunciat de la pràctica a l'Atenea. Si l'enunciat de la pràctica inclou un estudi previ, aquest s'haurà de lliurar en els terminis fixats abans d'accedir al laboratori. Al laboratori es disposarà d'un ordinador equipat amb el programari necessari per a simular components digitals. Alhora es disposarà del maquinari necessari per poder experimentar sobre dispositius digitals comercials. El professor farà un seguiment particular de l'evolució de l'alumnat. A la finalització de cada pràctica cada grup penjarà a Atenea un fitxer on s'explicarà el treball fet i els coneixements assolits.</p> <p>Material de suport: Equips electrònics, placa de proves, dispositius digitals, ordinador amb programari adequat. Enunciat de la pràctica i informació de suport per a la realització del treball.</p> <p>Descripció del lliurament esperat i vincles amb l'avaluació: Abans de la realització de la pràctica els estudiants lliuraran l'estudi previ individual corresponent a la pràctica a realitzar. Durant la sessió es valorarà la consecució dels objectius de cada sessió de laboratori tenint en compte el grau de comprensió del treball demostrat per cada estudiant. Al final de la sessió cada grup de treball elaborarà un informe final que reflecteixi els principals trets del treball realitat. La qualificació obtinguda en aquestes activitats configura la variable LAB.</p>	

330215 - ISD - Introducció als Sistemes Digitals

Objectius específics:

- Implementar al laboratori circuits combinacionals i seqüencials senzills.
- Validar el funcionament de circuits digitals de complexitat moderada.
- Redactar i presentar documents reflectint el procés de disseny i de validació de circuits digitals de complexitat moderada.

3. ESTUDI DE CONTINGUTS I REALITZACIÓ D'EXERCICIS

Dedicació: 50h
Aprentatge autònom: 50h

Descripció:

L'estudiant ha de desenvolupar determinades activitats de forma personal per tal d'assolir els objectius de l'assignatura.

Material de suport:

Material docent publicat.
Bibliografia recomanada.

Descripció del lliurament esperat i vincles amb l'avaluació:

El treball personal individual / en grup es traduirà, en part, en la realització d'exercicis durant el curs. La qualificació d'aquests exercicis contribuirà a la variable EXE.

Objectius específics:

Tots els de l'assignatura.

4. EXAMEN

Dedicació: 35h
Grup gran/Teoria: 5h
Aprentatge autònom: 30h

Descripció:

Durant el curs es realitzarà una prova de control individual. La qualificació d'aquesta prova de control contribuirà a la variable CON. Acabat el curs es realitzarà una prova final globalitzadora dels coneixements adquirits. La qualificació d'aquesta prova final contribuirà a la variable FIN.

Material de suport:

Enunciats de les proves.

Sistema de qualificació

La qualificació final de l'assignatura s'obtindrà de la següent forma::

$$\text{Nota final} = 0.25 * \text{EXE} + 0.15 * \text{CON} + 0.25 * \text{LAB} + 0.35 * \text{FIN}$$

Nota 1. La qualificació en una part o en el conjunt de la prova final substituirà, si és superior i hi ha coincidència en els aspectes avaluats, els resultats obtinguts en altres actes d'avaluació realitzats al llarg del curs.

Nota 2. Quan els resultats dels actes d'avaluació corresponents a activitats individuals siguin substancialment inferiors als obtinguts en activitats de grup, es podrà exigir l'execució de forma individual d'activitats similars a les realitzades en grup. La qualificació de les darreres substituirà les originals.

330215 - ISD - Introducció als Sistemes Digitals

Normes de realització de les activitats

En el cas d'activitats de laboratori per a les que s'hagi establert un estudi previ, serà obligatori el seu lliurament abans d'accedir al laboratori.

Aquelles activitats que siguin declarades explícitament com a individuals, siguin de natura presencial o no, es realitzaran sense cap col·laboració per part d'altres persones.

Les dates, formats i altres condicions de lliurament que s'estableixin seran d'obligat compliment.

Bibliografia

Bàsica:

Katz, Randy H.; Borriello, Gaetano. Contemporary logic design. 2nd ed. Upper Saddle River: Pearson, 2005. ISBN 0131278304.

Complementària:

Ashenden, Peter J. Digital design : an embedded systems approach using VHDL. Burlington, MA: Morgan Kaufmann Publishers, 2007. ISBN 9780123695284.

Altres recursos:

Documentació publicada a l'OpenCourseWare (ocw.itic.cat), que inclou enunciats de les pràctiques, exercicis i enunciats d'exàmens de cursos anteriors.