

Guia docent

230692 - TECHDEV - Tecnologies de Fabricació i Caracterització per Micro i Nano Dispositius

Última modificació: 06/05/2019

Unitat responsable: Escola Tècnica Superior d'Enginyeria de Telecomunicació de Barcelona

Unitat que imparteix: 710 - EEL - Departament d'Enginyeria Electrònica.

Titulació: MÀSTER UNIVERSITARI EN ENGINYERIA ELECTRÒNICA (Pla 2013). (Assignatura optativa).
MÀSTER UNIVERSITARI EN TECNOLOGIES AVANÇADES DE TELECOMUNICACIÓ (Pla 2019). (Assignatura optativa).

Curs: 2019

Crèdits ECTS: 5.0

Idiomes: Anglès

PROFESSORAT

Professorat responsable: Sandra Bermejo

Altres: Joaquim PuigdollersIsidro Martin

METODOLOGIES DOCENTS

OBJECTIUS D'APRENENTATGE DE L'ASSIGNATURA

- Capacitat per caracteritzar dispositius semiconductors bàsics- Capacitat de fabricar i caracteritzar dispositius orgànics bàsics-
Capacitat per aprendre les tècniques bàsiques de nanofabricació i caracterització de nanodispositius

HORES TOTALES DE DEDICACIÓ DE L'ESTUDIANTAT

Tipus	Hores	Percentatge
Hores aprenentatge autònom	86	68.80
Hores grup petit	13	10.40
Hores grup gran	26	20.80

Dedicació total: 125 h

CONTINGUTS

Basic semiconductor device characterization: the crystalline silicon diode

Descripció:

contingut català

Dedicació: 44 h

Grup gran/Teoria: 8h

Grup petit/Laboratori: 4h

Aprenentatge autònom: 32h



Organic semiconductor devices and technologies

Descripció:

contingut catalÀ

Dedicació: 44 h

Grup gran/Teoria: 8h

Grup petit/Laboratori: 4h

Aprenentatge autònom: 32h

Fabrication and characterization of nanostructured devices

Descripció:

contingut catalÀ

Dedicació: 43 h

Grup gran/Teoria: 8h

Grup petit/Laboratori: 4h

Aprenentatge autònom: 31h

SISTEMA DE QUALIFICACIÓ

BIBLIOGRAFIA

Bàsica:

- Muller, Richard S; Kamins, Theodore I; Chan, Mansun. Device electronics for integrated circuits. 3rd ed. New York: John Wiley and Sons, 2003. ISBN 9780471593980.